**와이젯 신입사원 모집 공고**

|  |  |  |
| --- | --- | --- |
| **모집분야** | **자격 요건** | **우대 사항** |
| **FPGA 엔지니어** | **1. Digital logic 설계 개념에 익숙**- digital logic 설계 & digital system 설계 과목 이수- Verilog/VHDL 경험- FPGA project 경험 (Vivado 사용 경험)- python/C/C++ 초급이상**2. 반도체 관련 기초 지식 학습(옵션)**- 반도체 공학 or 고체 물리 or 물리 전자 등  과목 이수 | - 석사이상 |
| **RF 엔지니어** | **1.**  **밀리미터파 RF CMOS 회로 설계 분야** : VCO, Mixer, LNA 등 (석사 이상 우대)**2. CMOS Analog 회로 설계 분야** : LDO, BGR, Temperature sensing and calibration 회로 등 (석사 이상 우대)**3.** **어플리케이션 엔지니어 분야**: 설계 회로 측정 및 동작 실험 후 자료 분석, 서버 관리 등 (학사 이상 가능, 리눅스 숙련자 우대)**공통사항** : 안테나 / 전자기학 / 전자회로 / 초고주파 공학 / 통신 이론 / 신호 및 시스템 과목 이수자 | -석사이상 |

**Homepage: http://www.wise-jet.com**

**처우 :**

* **급여 : 학사 신입 기준 연봉 5천만원**
* **연말 성과급 지급**
* **탈력근무제 운영 : 오전 7~10시 출근 / 오후 4~7시 퇴근**
* **자유로운 연월차 사용**
* **직원 복지카드 지급(‘24년 실시 예정)**
* **외부 기술 및 업무능력 향상 교육비 지원**
* **4대보험**

**이메일 문의: 변철우 교수 (cwbyeon@dankook.ac.kr)**