|  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
|

|  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| ㈜아나패스 신입 및 경력 사원 모집(전문연구요원 지원 가능)아나패스는 2002년말 아날로그 및 디지털 회로 설계기술을 기반으로 설립한 팹리스(fabless) 반도체 설계기업으로 2010년 11월 코스닥에 상장하였습니다.창립 이래 당사는 주로 LCD 3D TV, 스마트 TV와 같은 디스플레이 제품과 태블릿, 스마트폰과 같은 핸드셋 단말기에 들어가는 반도체 칩 제품을 설계, 제작해왔으며, 동 산업 내에서 기술 표준을 선도하는 등 탁월한 기술역량을 보유한 High-tech 중소기업으로 성장하여, 지속적인 연구개발과 투자를 통해 4차 산업혁명과 5G 시대에서 OLED 디스플레이에 적용될 수 있는 혁신적인 기술과 제품을 개발하고 있습니다. 현재 삼성전자, LG전자, 소니 등 국내외 유명 디스플레이업체, TV 셋트업체 및 핸드셋 제조업체 등에 반도체 칩 제품과 핵심 기술을 공급하고 있으며, 우수한 인력, 유연하고 창의적인 조직문화, 건실한 재무구조를 가지고 있습니다.4차 산업혁명과 5G 시대를 맞이하여 혁신적인 기술력과 최고의 제품을 통해 본사와 함께 성장해 나갈재원을 모집하오니, 많은 관심과 지원 부탁 드립니다.[기업 개요]* 업종 : 반도체 설계
* 상장여부 : 코스닥 상장 (2010년 11월)
* 임직원수 : 약 130명
* 위치: 서울 구로디지털 단지 내
* 매출액 : 2018년 기준 515억

[모집부문 및 자격요건]

|  |  |  |
| --- | --- | --- |
| Job Position | SoC 설계 연구원 | Analog 설계 연구원 |
| Job Description | TCON/TED 설계 및 설계검증 | Analog IP 설계 |
| Requirement Skills & Experience | (필수사항)1) 신입 : 관련 전공 학사 혹은 석사졸업(병역특례의 경우 석사 이상)2) 경력 : 최소 2년 이상 개발 경력자3) Microprocessor, BUS, Peripheral 등으로 이루어진 Digital System의 architecture를 Design 할 수 있는 능력 보유자3) Low power 설계에 대한 Knowhow 보유자4) Microprocessor 에 대한 깊은 지식 보유자(우대사항)하기 Tool 사용 가능자 | (필수사항)1) 신입 : 관련 전공 석사/박사 졸업 예정자2) 경력 : Analog 회로 설계관련 실무 및 프로젝트 경험자(우대사항)1) Analog / Power회로 및 layout 설계관련 실무 및 프로젝트 경험 2년 이상2) 석사 이상 (혹은 대학원 졸업 예정자)3) 하기 Tool 사용 가능자 |
| Tools | 1) Coding : Verilog, VHDL2) Simulator : Ncsim, Verilog-XL, Model Sim3) Synthesis : Design, HDL, DFR Complier4) DFT & Lint : Tetra-max, Spy-Glass5) STA : Prime-time, Time Craft6) FPGA : Synplicity, Xilinx & Altera 용 FPGA Complier7) Others : Verdi, VC++ | 1) Custom Design Layout CAD tool : Opus, Hspice, Hsim2) Top-Down Design tool : Verilog, Virtuoso3) Others : Cadence, Calibre 등 |

[지원 안내]* 전형절차 : 서류 -> 면접전헝 (1차) -> 면접 (2차, 생락될 수 있음)
* 접수방법 : 당사 홈페이지 이력서 접수 (홈페이지 상 이력서 양식 다운로드 후 파일첨부)
* 제출서류 : 이력서, 자기소개서 각 1부
* 담 당 자 : 인사팀 황하영 대리 (연락처 : 02-6922-7304 / recruiting@anapass.com)
* 홈페이지 : www.anapass.com
* 제출기한 : 2019년 12월 1일 ~ 2019년 12월 31일
	+ - * + 선착순 수시면접으로 마감일 이전에 사전 마감이 될 수 있습니다.
* 근무조건 : 주5일 근무제
* 급 여 : 당사 내규에 따름 (동종 업계 대비 최상위 대우)
* 복리후생 : 자기계발비, 식대, 교통비, 건강검진비, 명절선물, 각종 경조금/휴가, 사내 동호회비 지원, 대체휴가제도 등
 |

 |